2-1

1）CPU的编程结构由哪两部分组成？功能各是什么？

2）假设CPU执行了如下运算：

1010 0011 1011 0101

+ 1101 0010 1001 0101

1 0111 0110 0100 1010

执行完后各状态标志位如何？

CF=1 AF=0 PF=0 ZF=0 OF=1 SF=0

3）一个CPU的时钟频率为24MHZ，它的一个基本总线周期为多少？

T=1/(24X106)=1/24 X 10-6 (S)

基本总线周期=4T=1/6 X 10-6(S)

4）何种情况下需要在基本总线周期中插入等待状态？

5）8086CPU的地址/数据引脚和地址、数据总线是同一个概念吗？为何要在8086 系统中加地址锁存器？

6）画出8086系统在最小模式下的典型配置，并标出主要信号的连接关系。

7）画出8086CPU从存储器读取数据的读周期时序。